**5. Архитектура внешних выводов процессорного блока**

Количество функциональных выводов процессорного блока (рис. 5.1) – 68 (можно без избытка использовать стандартный 68-выводной корпус).

Процессор имеет 27 внешних выводов адреса (Аi) и 32 внешних выводов данных (Di). Выводы R/~WR, IN, OUT используются соответственно для сигналов «чтение» (ЧтОП), «запись» (ЗпОП), «ввод» (МП) и «вывод» (ПМ). Вывод +5V используется для питания, GND – земля, RESET – сброс, START – запуск, STOP – остановка, CLC – синхронизация.



*Рис. 5.1 –УГО процессорного блока*

***Нумерация контактов схемы:***

1:27 – адресные выводы;

28:59 – выводы данных;

60 – питание;

61 – земля;

62 – «ввод»;

63 – «вывод»;

64 – запуск;

65 – остановка;

66 – сброс;

67 – синхронизация;

68 – чтение- не запись.